

知 某局点S12516F-AF 板卡内部通道告警

单板 李敏 2020-04-14 发表

组网及说明

不涉及

问题描述

客户反馈现场设备安装了一块板卡后命令行一直在刷此板卡的告警信息，设备整体业务正常，板卡上的转发也正常。

```
=====display device verbose=====
```

Slot Type	State	Subslot	Soft Ver	Patch Ver
0 LSXM1SUPB0	Master	0	S12516F-AF-2713	None
1 LSXM1SUPB0	Standby	0	S12516F-AF-2713	None
2 LSXM1CGQ18QGH0	Normal	0	S12516F-AF-2713	None
3 LSXM1CGQ18QGH0	Normal	0	S12516F-AF-2713	None
4 LSXM1CGQ18QGH0	Normal	0	S12516F-AF-2713	None

```
%Mar 26 12:57:32:655 2020 GZA7-402-C01-CSW-H12516-21U03 DRVPLAT/2/DrvDebug: -Slot=3;
```

```
WARNING: Slot 3 Chip 0 has timeout in scanning channel,please check!
```

```
%Mar 26 12:57:32:655 2020 GZA7-402-C01-CSW-H12516-21U03 DRVPLAT/2/DrvDebug: -Slot=3;
```

```
WARNING: Slot 3 Chip 1 has timeout in scanning channel,please check!
```

```
%Mar 26 12:57:32:655 2020 GZA7-402-C01-CSW-H12516-21U03 DRVPLAT/2/DrvDebug: -Slot=3;
```

```
WARNING: Slot 3 Chip 2 has timeout in scanning channel,please check!
```

过程分析

现场报警如下

```
%Mar 26 12:30:52:653 2020 GZA7-402-C01-CSW-H12516-21U03 DRVMNT/3/ERRORCODE: -Slot=3; MdcId=1; ErrCode=0x6e0e, GOLD: NonUC Packet Inner channel Check failed.
```

```
%Mar 26 12:30:52:653 2020 GZA7-402-C01-CSW-H12516-21U03 DRVPLAT/2/DrvDebug: -Slot=3;
```

```
WARNING: Slot 3 Chip 0 has timeout in scanning channel,please check!
```

```
%Mar 26 12:30:52:653 2020 GZA7-402-C01-CSW-H12516-21U03 DRVPLAT/2/DrvDebug: -Slot=3;
```

```
WARNING: Slot 3 Chip 1 has timeout in scanning channel,please check!
```

```
%Mar 26 12:30:52:653 2020 GZA7-402-C01-CSW-H12516-21U03 DRVPLAT/2/DrvDebug: -Slot=3;
```

```
WARNING: Slot 3 Chip 2 has timeout in scanning channel,please check!
```

```
%Mar 26 12:31:42:652 2020 GZA7-402-C01-CSW-H12516-21U03 DRVPLAT/2/DrvDebug: -Slot=3;
```

这个告警，主要是为了检测接口板和网板通道的，流程是芯片发包检测出现的告警，动作就是CPU发包经过网板，再环回送上CPU。

现场所有芯片都在报，可能是这个单板和底板接触不良导致的，现场能否插拔下slot 3（重新插入之前请确认无倒针），观察告警是否还持续。并检查下slot 3的安装情况是否规范，有条件的情况检查下单板和背板的连接器，是否有倒针情况

如果确认安装正确，无倒针，或者不具备条件插拔

- 1、请反馈一下照片
- 2、一份diagfile。（save之后再导出）

解决方法

插拔恢复