

知 CR19K 核心路由 CR-19K-MPU-16B 板卡两个CPU功能

CPU 刘平泽 2022-09-26 发表

问题描述

板卡CPU可以通过display version 看到，其中CPU 0是BCM芯片，cpu1是inter芯片

```
8
9 Slot 1/0: CR-19K-MPU-16B cpu 0 uptime is 3 weeks, 0 day, 23 hours, 51 minutes
0 CPU : BCM BCM5312 1900M
1 16384M bytes DDR3 SDRAM Memory
2 8M bytes NOR Flash Memory
3 2048M bytes NAND Flash Memory
4 512K bytes NVRAM
5 PCB 1 Version : Ver.B
6 PCB 2 Version : Ver.B
7 PCB 3 Version : Ver.A
8 CPLD 1 Version : 3.0
9 CPLD 2 Version : 4.0
0 CPLD 3 Version : 3.0
1 Basic BootWare Version: 1.26
2 Extend BootWare Version: 1.26
3 Slot 1/0: CR-19K-MPU-16B cpu 1 uptime is 3 weeks, 0 day, 23 hours, 50 minutes
4 CPU : Intel Xeon E5 2609 v3 1900M
5 64M bytes DUK4 SDRAM Memory
6 64K bytes NVRAM
7 PCB 1 Version : Ver.B
8 CPLD 1 Version : 2.0
9 Basic BootWare Version: 1.03
0 Extend BootWare Version: 1.03
1
```

解决方法

协议计算，网络功能等处理均在CPU1上处理，而CPU0做一些设备管理的功能。

如果类似于BGP等协议发生了震荡后，由于两个CPU的冗余设计，可能会让进程从原来的CPU1转移到CPU0上，

在CPU不高的情况下，进程跑在CPU1和cpu0，影响不大。

