CPU 金占勇 2023-12-12 发表

#### 无

# 配置步骤

#### 1.对于海光平台的CPU,想要系统NUMA为2,需要硬件配置上满足

NUMA 为 Enabled		16核 5280		24核 7360	
		NUMA 核数(单 路 4DIMM/双路 8)	NUMA 核数(单 路 6DIMM/双路 12)	NUMA 核数(单 路 8DIMM/双路 16)	NUMA 核数(3 路 12DIMM/双 路 24)
单 CPU	Socket	BIOS 无此选项	BIOS 无此选项	1	4
	Die	1	2	1	4
	Channel/None/Auto	2	2	4	4
双 CPU	Socket	BIOS 无此选项	BIOS 无此选项	1	8
	Die	2	4	2	8
	Channel/None/Auto	4	4	8	8

1.内存插法上满足 16根内存,8+8插法 32根内存,16+16插法 2.BIOS参数项设置

2个值 开启NUMA (高级->NUMA) 和内存交错选择die(高级->DF 常用选项->内存交错)

### 配置关键点

BIOS Setup界面打开NUMA且内存交错为Die

### (1) NUMA打开

主页设备高级安全	自动 退出	
调试模式	〈关闭〉	帮助信息
46B以上王间耕何 SR-IOU支持 oSDM支持	( ( ( ) ) ( ) ( ) ( ) ( ) ( ) ( ) ( ) ( ) ( ) ( ) ) ( ) ( ) ) ( ) ) ( ) ) ( ) ) ( ) ) ) ( ) ) ) ( ) ) ) ( ) ) ( ) ) ) ( ) ) ) )	打开或关闭调试模式
AES模式 积线程		
CPU P-State控制 NIMA节占		
▶ 串山重定回	SHITTY	
<ul> <li>▶ 电線配直</li> <li>▶ 平台RAS管理</li> </ul>		

## (2)NUMA设置die:高级---海光设置---DF内存交错---)裸片(即die)

DF常)	帮助信息	
DF常用选项 DRAM擦洗时间 重定向洗涤器控件 禁用 DF同步洪流传播 冻结 DF模块队列出 GMI加密控制 COG内存区域加密 专用内存区域加密 专用内存区域的位置 系统探针过滤器 内存交错大小 信道交织哈希 清除内存	<自动> <自动> 没通端情 情 引 、 保 局 动> <自动> < 自动> ( 自动) ( 自动) ( 日 动) ( 日 动) ( 日 动) ( 日 动) ( 日 动) ( 日 动) ( 日 句 句) ( 日 动) ( 日 动) ( 日 句) ( 日 ( 日 句) ( 日 ( 日 ( 日 ( 日 ( 日 ( 日 ( 日 ( 日 ( 日 (	控制结构级内存交错( 自动,没有,通道,裸 片,插槽)。 请注意,通道,芯片和 插槽对内存数量有要求 ,如果内存不支持所选 选项,则会被忽略