

# 知 某局点 S12504X-AF 接口buffer告警

软件问题 刘贝 2024-04-02 发表

## 组网及说明

不涉及

## 告警信息

```
@63649%Oct 31 14:10:36:853 2023 xx DRVPLAT/2/DrvDebug: -Slot=3;
WARNING: Please check slot 3 Buffer! The buffer(6735, 0, 1) of chip 2 on slot 3 to port HGE3/0/
1 is used up to 90%. The CoS field is 7.
%@268683%Jan 18 21:12:14:401 2024 xx DRVPLAT/2/DrvDebug: Slot=3;
WARNING: Please check slot 3 Buffer! The buffer(6602, 0, 2) of chip 2 on slot 3 to port HGE3/0/
6 is used up to 90%. The CoS field is 2.
```

## 问题描述

现网一台S12504X-AF设备日志中频繁打印buff不足告警

## 过程分析

1. display counters rate interface查看设备上接口流量实际很小，不会因为业务流量太大导致拥塞告警

2. 进一步分析诊断，发现是硬件检测报文发送时，发包中断没有上报，报文没成功发出去导致告警，具体如下：

```
如下log记录Gold inchlmon 检测报文，发包失败
Chassis00 slot03 2024/01/18 13:43:06:690302 [LINE:1563-TASK:dglid_main-FUNC:drv_rxtx_dpp
_irfrtransmit]:
Unit 0 bcm_tx fail,return -2!
```

查看slot 3 unit1 发包chain异常，发包失败原因是发包申请不到内存导致，设备正常使能了发包中断上报来释放内存，但是实际硬件中断没有上报导致一直没有释放内存，最终导致检测报文发送失败，产生拥塞告警。

```
====bcm slot 3 chip 1 soc====
dma-ch-0 TX Active Queue=5370 (c00000009f069b08) default intr mbm //发包队列拥塞
[S12504-probe]bcm s 3 c 1 g/chg/cmhc_cmc0_ch0_dma_ctrl
CMIC_CMC0_CH0_DMA_CTRL.CMIC0[0x31140]=0x13: <PKTDMA_ENDIANNES=1,
DMA_EN=1,DIRECTION=1>
```

3. 发包中断未上报原因是slot3单板CPU的pci配置空间状态寄存器bit fatal error导致，重启单板可以恢复，后续版本对该问题进行了优化

## 解决方法

- 1、重启slot3可以恢复。
- 2、后续版本R2820H13和R2825优化了该问题，可以升级版本