

Quidway S3900-EI系列交换机R0017版本发布

一、使用范围及配套说明：

Quidway S3900-EI系列交换机R0017版本正式发布，使用范围为国内和海外市场。版本配套关系请参考如下配套关系：

产品系列	Quidway S3900
型号	S3928P-EI S3952P-EI S3928P-PWR-EI S3952P-PWR-EI S3928F-EI
内存需求	MIN 64M
FLASH需求	MIN 16M
BOOTROM版本号	Version 223
目标文件名称	S3900EI-VRP310-r0017-223.bin
QUIDVIEW版本号	Device Manager, Version 3.10, Release 3106
WEB 版本号	Version 3.1.3-0043
CAMS版本号	CAMS 1.20-0360
备注	

二、增减特性说明：

新增特性：

1. QINQ特性
2. BPDU Tunnel

删除特性：

无

修改特性：

无

三、相比前一版本解决的问题说明：

1. 缺陷一

缺陷产生的条件：对端口的输入、输出报文个数或者总字节数用MIB browser或者quid view进行统计显示。在统计曲线上涨期间，通过命令行进行reset counter interface，会发现统计曲线在满32位溢出之后，不能先归零再上涨，而是从一个中间值继续统计。

缺陷现象：计数器翻转不能归零开始，而是从一个中间值继续统计。

2. 缺陷二

缺陷产生的条件：旧版本中，即使通过命令行把时区设置成"GMT+8:00:00"，但通过MIB Browser进行读取时，显示的结果仍然是"GMT+0:00"，没有把时区的设置体现出来。

缺陷现象：通过MIB browser不能获取到+8:00:00的时区说明。新版本修改成只有"+时间差"，不支持GMT、BJ等字母（已同前方确认）。

3. 缺陷三

缺陷产生的条件：3台设备堆叠,有2台POE设备,在端口同时使能1x和voice vlan，进行1X认证和语音通信。

缺陷现象：很小概率出现1x认证失败后,设备重启。

4. 缺陷四

缺陷产生的条件：个别硬件设备标识DC电源信号的逻辑受到外界干扰导致信号出现毛刺，这是个非常小概率的事件。

缺陷现象：由于毛刺的产生导致出现"DC电源在位又立刻不在位"的异常电源日志。（处理方式：增加软件滤波处理）

5. 缺陷五

缺陷产生的条件：ARP&链路聚合：堆叠情况下，对聚合组的成员端口进行shutdown操作或者拔掉连接的网线，把相应的物理端口down掉，如果最后一个down掉的不是这个聚合组的逻辑主端口，即逻辑主端口先被down掉，逻辑从端口后被down掉，那么该聚合链路上学习到的arp未被删除。

缺陷现象：聚合链路上学习到的arp未被删除。

6. 缺陷六

缺陷产生的条件：启动MSTP协议的情况下，先将端口配置为trunk类型，并设置trunk all，再进行"undo permit vlan all"，最后将端口配置回为access类型，会导致所有MSTP实例中都不存在此端口，即此端口的MSTP状态会不正确，不会影响其它功能。

缺陷现象：特定操作后，MSTP实例中都不存在此端口，引起MSTP状态不正确。

7. 缺陷七

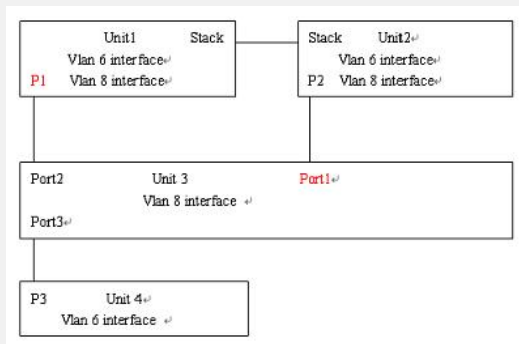
缺陷产生的条件：设备启动OSPF动态路由或其它路由特性的情况下，设备自身会记录很多对用户无用的日志。

缺陷现象：设备启动OSPF动态路由或其它路由特性的情况下，设备自身会记录很多对用户无用的日志，例如：

```
%Oct 19 22:54:35:329 2005 MGF05-SHB06 RM/5/RTLOG:- 1 -  
rtbit_set_vrf:0.0.0.0/0(n_bitsset=1) public vpn-instance(5) -> null  
%Oct 19 22:54:35:331 2005 MGF05-SHB06 RM/5/RTLOG:- 1 -  
rtbit_reset_vrf:0.0.0.0/0(n_bitsset=2) public vpn-instance(5) -> null
```

8. 缺陷八

缺陷产生的条件：跨设备聚合，出现网线交叉连接，如图所示：P1,P2,Port 1,Port2 都允许所有的vlan 通过；P3,Port3 都只允许vlan 6 通过。在所有的Unit上创建vlan 6, vlan 8。Unit1,Unit2堆叠，创建vlan 6,vlan 8的interface；Unit3 上只创建vlan 8 的interface；Unit4上只创建vlan 6 的interface。Unit1,Unit2上P1,P2聚合A，对端Unit 3上Port2,Port1聚合。且聚合组主从端口交叉互接。即Unit1,Unit2上聚合组主端口为P1;Unit3上聚合组主端口为Port1。



缺陷现象：在Unit4上Ping Unit 3 的vlan 8 interface，Ping 不通。

如要完整的了解该版本累计解决的软件BUG，请参看配套发布的《Quidway S3900EI-VRP310-R0017-223 版本说明书》。

如有问题，请联系华为三康技术有限公司服务热线：4008100504，8008100504。