馬光恩 2006-08-07 发表

S8500产品接口板CPU利用率过高问题处理方法



MDCT	1	98	39	0.36	
MDCR	0	0	0	0.00	
VP	0	0	0	0.00	
STND	0	0	0	0.00	
INFO	0	5087	0	0.00	
SOCK	1	188	18	0.16	
VMON	0	0	0	0.00	
MPM	0	0	0	0.00	
*0.8362153 Quidway DRVL2/8/DBG_DBG:Slot=4;					
RPR	1	98	44	0.41	
DEV	1	173	31	0.28	
IFCB	0	0	0	0.00	
HAND	1	1061	2	0.01	
PRX0	87	13	4522	42.19	
PRX1	0	0	0	0.00	
BOTT	1	2101	2	0.01	
zhTx	4	189	394	3.67	
ISRL	1	98	89	0.83	
L2ST	1	98	94	0.87	
L2Ma	1	4990	33	0.30	
L2Ch	0	0	0	0.00	
L2PS	4	1058	45	0.41	
DL3	0	0	0	0.00	
dgsd	0	0	0	0.00	
DIAG	1	1061	2	0.01	
QACL	1	98	95	0.88	
L3MC	1	98	98	0.91	

```
3) 步骤3
```

根据步骤2的查询结果,进行故障分析。

接口板任务信息查看和主控板相同,需要分析哪些任务导致接口板CPU异常。 下面介绍一些常见导致主控板CPU高的任务及处理方法:

PRX0,接口板收包任务。该任务占用率高,说明极有可能受到ARP、IP等报文攻击, 需要对上CPU的报文进行分析。在1235或者1270之后的版本,可以通过cpu-mirror命 令把CPU收到的报文镜像到物理端口,然后再通过PC抓包分析,确定攻击源,并且采 用ACL过滤等方式切断攻击源。

[S8500]cpu-mirror slot 2 mirrored-to e2/1/1

注意: 该命令在1226-1233版本和1265-1269版本存在致命缺陷,请不要使用;在其他版本中使用该命令抓包完成后请立即通过undo命令关闭该功能。

如果无法使用该命令,建议收集CPU异常的接口板收到协议报文的情况,主要是两个 命令_txerr display slot <slot_num> clear和_rxpkt slot <slot_num> length <len_ num> numbers <num>, 特别是_rxpkt slot <slot_num>, 建议收集上送CPU的报 文数目不低于1000个。

在收集如上信息前,需要记住保存收集的信息。建议收集信息时按照如下步骤收集, 且_txerr display slot <slot_num> clear至少执行5次:

<Quidway>sys

<Quidway>system-view

System View: return to User View with Ctrl+Z.

[Quidway]en_diag

WARNING: Commands under this mode, especially for flash and nvram, may be dest ruc

tive, so you must save your configuration first and use them with guidance of pr ofessional men.

[Quidway-testdiag]_txerr display slot 3 clear

Tx queue status:

TxResPkt=0 TxResBf=0 TxResFailPkt=0

Tx queue status:

TxQueLen=0TxQuePtr=1642TxTaskPtr=1642TxInQueueErr=0

Rec int statistics: intGenScan =612387 616 624 632 0 584 616 624 632 0 584

4)步骤4 如果无法确定任务占用率高属于正常现象还是存在异常,请联系800进一步处理。