

### NE40/NE80/S8016的接口线路板(LPU)的说明

NE40/NE80/S8016的LPU板, LPU板由物理接口模块PIC (Physical Interface Card)、控制单元CP和转发单元NP组成, 共同完成负责业务的快速处理和转发, 以及链路协议、业务转发用表的维护管理等功能。

LPU板由物理接口模块、控制单元CP和转发单元NP组成

现在LPU板共有如下几种:

LPUB: 其CP内存为64M, NP内存为240M;

LPUE (Line Processing Unit Enhance) : 其CP内存为64M, 但NP内存为292M, 接口子卡固定在LPU板上, 不能拔插;

LPUF(Flexible Card Line Processing Unit): LPUF是可以更换PIM卡的LPU板, 每块LPUF可插入2块PIM卡。其CP内存为256M, NP内存为292M, 单板上通常配置1~2块可以拔插的PIM卡。

注: S8016 从VRP3.10-5333sp01才开始支持LPUF板; NE80的LPUF板因为槽位较窄所以设计成不可插拔的。

以VRP3.10-232112为例, 显示LPUB/LPUE/LPUF单板的信息如下

#### 1、LPUF单板

LPU 1 : uptime is 0 week, 0 day, 1 hour, 7 minutes

Host Processor :

**256M bytes SDRAM**

16384K bytes Flash Memory

Network Processor :

**292M bytes SDRAM**

**5M bytes SRAM**

NP Version : 3.1

CP PCB Version : 003

CP Logic Version : 002

Pcb Version : CR01LPUF REV A

Logic Version : 004

BootROM Version : 004-022

Fsu Version : 8011-2321

Efu Version : 8011-2321

PIC0's version information:

Pcb Version : UR01P2CFF REV 1

FPGA Version : 005

#### 2、LPUE单板

LPU 2 : uptime is 14 weeks, 1 day, 22 hours, 54 minutes

Host Processor :

**64M bytes SDRAM**

16384K bytes Flash Memory

Network Processor :

**292M bytes SDRAM**

**5M bytes SRAM**

NP Version : 3.1

Pcb Version : CR01LPUE REV A

Logic Version : 009

BootROM Version : 003-022

Fsu Version : 8011-2321

Efu Version : 8011-2321

PIC0's version information:

Pcb Version : CR01C2CF REV 2

FPGA Version : 005

#### 3、LPUB单板

LPU 3 : uptime is 14 weeks, 1 day, 22 hours, 55 minutes

Host Processor :

**64M bytes SDRAM**

16384K bytes Flash Memory

Network Processor :

**240M bytes SDRAM**

**3M bytes SRAM**

NP Version : 3.1

Pcb Version : CR01LPUB REV 2

Logic Version : 009

BootROM Version : 003-022

Fsu Version : 8011-2321

Efu Version : 8011-2321

PIC0's version information:

Pcb Version : RS01E4GC REV 1

EPLD Version : 005